

10/521931

			D フ こ エ ソ ラ &		
TO 9 A LAN STEEL	From	From the INTERNATIONAL BUREAU			
Rec' PCT 2 4 JAN 2013	To:	WELLIAM COLO	Wite DOTTE/TO		
	'''				
NOTIFICATION OF THE RECORDING	,	•			
OF A CHANGE	EPF	ING HERMANN F	ISCHEB		
			SELLSCHAFT MBH		
(PCT Rule 92bls.1 and	Rid	erstr. 55	· · · · · · · · · · · · · · · · · · ·		
Administrative Instructions, Section 422)		39 München	EINGANG Epping Harmann & Fischer		
	_ Ger	many			
Date of mailing (day/month/year)			2 2, Sep. 2003		
16 September 2003 (16.09.03)			D-1/2/		
Applicant's or agent's file reference					
P2002,0626WO	ļ	IMPORTANT	NOTIFICATION		
International application No.	Internati	onal filing date (day/m	onth (corr)		
PCT/EP03/05328	1	May 2003 (21.05.0	· ·		
10111000000		viay 2000 (21.03.0			
1. The following indications appeared on record concerning:					
the applicant the inventor	X the age	nt he	common representative		
		State of Nationality	State of Residence		
Name and Address EPPING HERMANN & FISCHER	•	State of Ivationality	State of Residence		
Ridlerstr. 55		Telephone No.	· I		
80339 München Germany		++49-89-500)329 <u>-</u> 0		
definanty		Faosimile No.			
·		++49-89-500	1329-99		
		Teleprinter No.			
2. The International Bureau hereby notifies the applicant that	ah a fallanda				
the person X the name the adplicant that		the nationality	the residence		
the ac	01622		the residence		
Name and Address		State of Nationality	State of Residence		
EPPING HERMANN FISCHER PATENTANWALTSGESELLSCHAFT MBH					
Ridlerstr. 55		Telephone No.			
80339 München		++49-89-500	329-0 		
Germany		Facsimile No.	222		
·		++49-89-500	329-99		
·	;	Teleprinter No.			
			. 1		
3. Further observations, if necessary:					
,	•	•			
4. A copy of this notification has been sent to:		•			
X the receiving Office	ſ	the designated Or	ffices concerned		
X the International Searching Authority	ĭ	the elected Office	s concerned		
	L F	=======================================			
the International Preliminary Examining Authority		other:			
	Authorized	officer			
The International Bureau of WIPO 34, chemin des Colombettes		Silvle ST	ENDER		
1211 Geneva 20, Switzerland		SHALE 21	LINDER		
Facsimile No. (41-22) 338.89.76	Telephone	No. (41-22) 338 9926			

Form PCT/IB/306 (March 1994)

005854718

PATENT COOPERATION TREATY





Coc 70 2 4 JAN 2005

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

	PCT		TO 24 JAN 2005
INSTATION PA	ONAL PRELIMINARY	EXAMINA	TION REPORT
	(PCT Article 36 and		
Applicant's or agent's file reference P2002,0626WO	FOR FURTHER ACTION	See Notific Preliminary I	ation of Transmittal of International Examination Report (Form PCT/IPEA/416)
International application No. PCT/EP2003/005328	International filing date (day/n 21 May 2003 (21.05	nonth/year) .2003)	Priority date (day/month/year) 25 July 2002 (25.07.2002)
International Patent Classification (IPC) or r H03K 17/00	national classification and IPC		
Applicant	AUSTRIAMICROSYS	TEMS AG	
2. This REPORT consists of a total of		ding this cover	sheet.
amended and are the basis 70.16 and Section 607 of the section for the section	the Administrative Instructions to total of sheet:	under the PCT)	otion, claims and/or drawings which have been cations made before this Authority (see Rul
amended and are the basis 70.16 and Section 607 of the These annexes consist of a section and the section and	the Administrative Instructions used total ofsheet: relating to the following items:	ander the PCT)	otion, claims and/or drawings which have been cations made before this Authority (see Rule).
amended and are the basis 70.16 and Section 607 of the These annexes consist of a section and section for these annexes consist of a section and section for the section and section for the section and section for the basis of the basis of the section for the basis of the basis of the section for the basis of the basis of the section for the basis of the basis of the section for the b	the Administrative Instructions used total of sheets a total of sheets relating to the following items: ort tent of opinion with regard to not finvention ment under Article 35(2) with recognitions supporting such state	s. velty, inventive	otion, claims and/or drawings which have been cations made before this Authority (see Rule).
amended and are the basis 70.16 and Section 607 of the These annexes consist of a section for these annexes consist of a section for the basis of the section for the section for the basis of the section for the section for the basis of the section for the section for the basis for the basis of the section for the basis of the section for the basis of the section for the basis of the section for the basis for the basis of the section for the basis of th	the Administrative Instructions used total of sheets a total of sheets relating to the following items: ort tent of opinion with regard to not finvention ment under Article 35(2) with recognitions supporting such state	egard to novelt	etion, claims and/or drawings which have been cations made before this Authority (see Rule).
amended and are the basis 70.16 and Section 607 of the These annexes consist of a section for the section for	the Administrative Instructions used total of sheets a total of sheets relating to the following items: ort tent of opinion with regard to not finvention ment under Article 35(2) with recognitions supporting such state tents cited is in the international application varions on the international applications.	egard to noveltement Date of comple	etion, claims and/or drawings which have been cations made before this Authority (see Rule).

International application No.

PCT/EP2003/005328

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

	f the rep	the elements of the international application:*	
	_	national application as originally filed	
믉			
	the descr	iption: 1-7	, as originally filed
	pages _		, filed with the demand
	pages _ pages	C1 1 14 4 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	······································
	•		
\boxtimes	the clain		as originally filed
	pages _	, as amended (together wi	, as originally filed
	pages	, as amended (together wi	, filed with the demand
	pages pages	, filed with the letter of	
5 7	•		
\boxtimes	the drav	vings:	or originally filed
	pages	1/2-2/2	, as originally filed
	pages		, med with the definite
	pages	, filed with the letter of	
☐ t		nce listing part of the description:	
	pages		, as originally filed
	pages		, filed with the demand
	pages	, filed with the letter of	
3. Witt preli	the lar the lar or 55 h regard iminary of contai filed t furnis furnis The s intern The s been	to any nucleotide and/or amino acid sequence disclosed in the internation examination was carried out on the basis of the sequence listing: med in the international application in written form. ogether with the international application in computer readable form. thed subsequently to this Authority in written form. thed subsequently to this Authority in computer readable form. statement that the subsequently furnished written sequence listing does not ational application as filed has been furnished. that the information recorded in computer readable form is identical furnished.	examination (under Rule 55.2 and/onal application, the international go beyond the disclosure in the
4.		the claims, Nos the drawings, sheets/fig	nce they have been considered to a
5.	1 beyon	eport has been established as if (some of) the amendments had not been made, sir d the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).**	
in and	this repo d 70.17).	t sheets which have been furnished to the receiving Office in response to an invita ort as "originally filed" and are not annexed to this report since they do no ment sheet containing such amendments must be referred to under item 1 and anne	t contain amenaments (Rule 70.1

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

Internal application No.
PCT/EP 03/05328

NO

Reasoned statement under Article 35 citations and explanations supporting	(2) with regard to novelty, i g such statement	inventive step or industrial appl	icability;
Statement			
Novelty (N)	Claims	1-6	YES
110,019 (21)	Claims		NO NO
Inventive sten (IS)	Claims	1-6	YES
Inventive step (13)	Claims		NO
11 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	Claims	1-6	YES
	citations and explanations supporting	Statement Novelty (N) Claims Claims Inventive step (IS) Claims Claims	Novelty (N) Claims 1-6

Citations and explanations

Reference is made to the following documents:

Claims

- D1: US-A-4 777 379 (YOUNG DANNY J) 11 October 1988 (1988-10-11)
- D2: EP-A-0 515 961 (ABB PATENT GMBH) 2 December 1992 (1992-12-02)
- D3: DE 38 13 538 A (STANDARD ELEKTRIK LORENZ AG) 2 November 1989 (1989-11-02)
- D4: EP-A-0 117 198 (GEN EQUIP MED SA) 29 August 1984 (1984-08-29)

The present invention relates to a circuit arrangement for controlling two independent loads that can be operated with a rectified alternating current voltage.

The invention addresses the problem of indicating a circuit arrangement with which two loads can be switched independently of one another without requiring the use of two semiconductor switches.

This problem is solved by a circuit arrangement having a single semiconductor switch, wherein a phase identification device is provided by means of which the positive or negative phase of the alternating current can be identified, and the semiconductor switch is controlled

INTERNATIONAL PRELIMINARY EXAMINATION REPORT



in such a way that each load is supplied only with a halfwave of the alternating current at the input.

The solution to this problem proposed in claims 1 and 6 of the present application is neither anticipated nor suggested by the search report citations:

D1 (see figure 1) discloses a device for supplying two independent loads with an alternating current, wherein two relays supply each load alternately with a half-wave. The document contains no suggestion as to using a single relay.

D2 discloses a circuit for controlling a single load by two transistors arranged in series, the two transistors being controlled in such a way that each of the two half-waves of the alternating current has to flow through only one transistor on the way to the load.

D3 describes (see figure 3) a circuit arrangement for feeding two alternating current consumers which are fed asymmetrically through two thyristors with respect to the polarity of the alternating current half-waves. This document likewise does not contain any suggestion as to using only one thyristor for the two consumers.

D4 discloses a circuit arrangement having a transformer in which two outputs in phase opposition are provided on the secondary winding, said outputs feeding two loads with an alternating current via rectifying diodes. This arrangement has no semiconductor switch and is far removed from the subject matter of claims 1 and 6.

The subject matter of claims 1 and 6 therefore meets the requirements of PCT Article 33(2) to (4).



Claims 2-5 are dependent meet the PCT novelty a	nt on claim 1 and therefore likewise nd inventive step requirements.
	•

VERTRAG ÜBER DIE INTERNATIONALE ZUS IMENARBEIT AUF DEM GEBIET DES PATENTWESENS

Absender: MIT DER INTERNATIONALEN VORLÄUFIGEN

PRUFUNG BEAUFTRAGTE BEHORDE

10/521931

An:

.

EPPING HERMANN & FISCHER

Ridlerstrasse 55 80339 München ALLEMAGNE



PTO 24 JAN 2005PCT

MITTEILUNG ÜBER DIE ÜBERSENDUNG DES INTERNATIONALEN VORLÄUFIGEN PRÜFUNGSBERICHTS

(Regel 71.1 PCT)

Absendedatum

(TagMonatUahr)

03.09.2004

Aktenzelchen des Anmelders oder Anwalts

P2002,0626WO N

WICHTIGE MITTEILUNG

Internationales Aktenzelchen PCT/EP 03/05328

Internationales Anmeldedatum (TagMonatVlahr) 21.05.2003

Prioritātsdatum (TagMonatUahr)

25.07.2002

Anmelder

AUSTRIAMICROSYSTEMS AG et al.

- Dem Anmelder wird mitgeteilt, daß ihm die mit der internationalen vorläufigen Prüfung beauftragte Behörde hiermit den zu der internationalen Anmeldung erstellten internationalen vorläufigen Prüfungsbericht, gegebenenfalls mit den dazugehörigen Anlagen, übermittelt.
- 2. Eine Kopie des Berichts wird gegebenenfalls mit den dazugehörigen Anlagen dem Internationalen Büro zur Weiterleitung an alle ausgewählten Ämter übermittelt.
- 3. Auf Wunsch eines ausgewählten Amts wird das Internationale Büro eine Übersetzung des Berichts (jedoch nicht der Anlagen) ins Englische anfertigen und diesem Amt übermitteln.

4. ERINNERUNG

Zum Eintritt in die nationale Phase hat der Anmelder vor jedem ausgewählten Amt innerhalb von 30 Monaten ab dem Prioritätsdatum (oder in manchen Ämtern noch später) bestimmte Handlungen (Einreichung von Übersetzungen und Entrichtung nationaler Gebühren) vorzunehmen (Artikel 39 (1)) (siehe auch die durch das Internationale Büro im Formblatt PCT/IB/301 übermittelte Information).

lst einem ausgewählten Amt eine Übersetzung der internationalen Anmeldung zu übermitteln, so muß diese Übersetzung auch Übersetzungen aller Anlagen zum internationalen vorläufigen Prüfungsbericht enthalten. Es ist Aufgabe des Anmelders, solche Übersetzungen anzufertigen und den betroffenen ausgewählten Ämtern direkt zuzuleiten.

Weitere Einzelheiten zu den maßgebenden Fristen und Erfordernissen der ausgewählten Ämter sind Band II des PCT-Leitfadens für Anmelder zu entnehmen.

Der Anmelder wird auf Artikel 33(5) hingewiesen, in welchem erklärt wird, daß die Kriterien für Neuheit, erfinderische Tätigkeit und gewerbliche Anwendbarkeit, die im Artikel 33(2) bis (4) beschrieben werden, nur für die internationale vorläufige Prüfung Bedeutung haben, und daß "jeder Vertragsstaat (...) für die Entscheidung über die Patentfähigkeit der beanspruchten Erfindung in diesem Staat zusätzliche oder abweichende Merkmale aufstellen" kann (siehe auch Artikel 27(5)). Solche zusätzlichen Merkmale können z.B. Ausnahmen von der Patentierbarkeit, Erfordernisse für die Offenbarung der Erfindung sowie Klarheit und Stützung der Ansprüche betreffen.

Name und Postanschrift der mit der internationalen Prüfung beauftragten Behörde

<u>@</u>))

Europäisches Patentamt D-80298 München Tel. +49 89 2399 - 0 Tx: 523656 epmu d Fax: +49 89 2399 - 4465 Bevollmächtigter Bediensteter

Touysserkani, T

Tel. +49 89 2399-2161



VERTRAG ÜBER DIE INTERNATIONALE ZUSMMENARBEIT AUF DEM GEBIET DES PATENTWISENS

PCT

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)

····				p			***
P200			os Anmelders oder Anwalts VO N	WEITERES VOR	GEHEN	siehe Mittellun vorläufigen Pri	g über die Übersendung des internationaler üfungsberichts (Formblatt PCT/IPEA/416)
Interna PCT/			Aktenzeichen 5328	Internationales Anmel 21.05.2003	dedatum (TagMonatUahr)	Prioritätsdatum (TagMonatUahr) 25.07.2002
Interne H03K			atentklassifikation (IPK) oder	nationale Klassifikation	und IPK		
Anmeld AUST		AMIC	CROSYSTEMS AG et a	il.		· .	
1. i	Dies	ser intuiting	ternationale vorläufige Pr ten Behörde erstellt und	ūfungsbericht wurde v wird dem Anmelder g	on der m emåß Art	iit der internatio ikel 36 übermit	onalen vorläufigen Prüfung telt.
2. [Dies	er Bi	ERICHT umfaßt insgesan	nt 5 Blätter einschließ	Blich diese	es Deckblatts.	
[und	oder Zeichnungen, die g örde vorgenommenen Be	eändert wurden und d	liesem Be	ericht zugrunde	ätter mit Beschreibungen, Ansprüchen liegen, und/oder Blätter mit vor dieser itt 607 der Verwaltungsrichtlinien zum
	Dies	e Anl	agen umfassen insgesan	nt Blätter.			:
3. [Dies	er Be	richt enthält Angaben zu	folgenden Punkten:			•
- 1		\boxtimes	Grundlage des Beschel	ds		•	
11	l		Prioritāt				
11	11		Keine Erstellung eines	Gutachtens über Neu	helt, erfin	darische Tätigl	keit und gewerbliche Anwendbarkeit
P	V		Mangelnde Einheitlichk	eit der Erfindung			
V	/	Ø	Begründete Feststellung gewerblichen Anwendb	g nach Regel 66.2 a)l arkeit; Unterlagen und	l) hinsicht 1 Erklärur	tlich der Neuhe ngen zur Stützu	it, der erfinderlschen Tätigkeit und der Ing dieser Feststellung
٧	•		Bestimmte angeführte U	Interlagen			
V	/11		Bestlmmte Mängel der i	nternationalen Anmel	ldung		1
٧	/111		Bestimmte Bemerkunge	en zur internationalen	Anmeldu	ng	
Datum o	der E	Inreid	thung des Antrags		Datum c	ler Fertigstellung	dieses Berichts
25.02.	200)4			03.09.2	2004	
Name ui beauftra	nd P	ostan Beho	echnift der mit der internation Orde	nalen Prûfung	Bevollm	Achtigter Bedlens	steter
	<u>~</u>		opäisches Patentamt 0298 München		Santos	. P	<i>[all b</i>
g)))	Tel.	+49 89 2399 - 0 Tx: 523656	epmu d	l		
	_	Fax	: +49 89 2399 - 4465		Tel. +49	89 2399-8359	The secure of th







INTERNATIONALER VORLÄUFIGER **PRÜFUNGSBERICHT**

Internationales Aktenzeichen

PCT/EP 03/05328

I.	Grun	ıdlage	des	Berich	ts
----	------	--------	-----	--------	----

Beschreibung, Seiten

1. Hinsichtlich der **Bestandteile** der internationalen Anmeldung (*Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung nach Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ihm nicht beigefügt, weil sie keine Änderungen enthalten (Regeln 70.16 und 70.17)):*

		. •	
	1-7	,	in der ursprünglich eingereichten Fassung
	An	sprüche, Nr.	•
	1-6		in der ursprünglich eingereichten Fassung
	Zei	chnungen, Blätter	
	1/2-	-2/2	in der ursprünglich eingereichten Fassung
2.	đie	internationale Anmel	e: Alle vorstehend genannten Bestandteile standen der Behörde in der Sprache, in der idung eingereicht worden ist, zur Verfügung oder wurden in dieser eingereicht, sofern its anderes angegeben ist.
	Die eing	Bestandteile stande gereicht; dabei hande	n der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache elt es sich um:
		die Sprache der Üb (nach Regel 23.1(b)	ersetzung, die für die Zwecke der internationalen Recherche eingereicht worden ist
		die Veröffentlichung	ssprache der internationalen Anmeldung (nach Regel 48.3(b)).
		die Sprache der Übworden ist (nach Re	ersetzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht egel 55.2 und/oder 55.3).
3.	Hins inte	sichtlich der in der in rnationale vorläufige	ternationalen Anmeldung offenbarten Nucleotid- und/oder Aminosäuresequenz ist die Prüfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, das:
		in der internationale	n Anmeldung in schriftlicher Form enthalten ist.
		zusammen mit der i	nternationalen Anmeldung in computerlesbarer Form eingereicht worden ist.
		bei der Behörde nac	chträglich in schriftlicher Form eingereicht worden ist.
		bei der Behörde nach	chträglich in computerlesbarer Form eingereicht worden ist.
		Die Erklärung, daß offenbarungsgehalt	das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den der internationalen Anrneldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.
		Die Erklärung, daß (Sequenzprotokoll er	die in computerlesbarer Form erfassten Informationen dem schriftlichen ntsprechen, wurde vorgelegt.
	Aufg	grund der Änderunge	n sind folgende Unterlagen fortgefallen:
		Beschreibung,	Seiten:
		Ansprüche,	Nr.:
		Zeichnungen,	Blatt:



INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen

PCT/EP 03/05328

5. Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich eingereichten Fassung hinausgehen (Regel 70.2(c)).

(Auf Ersatzblätter, die solche Anderungen enthalten, ist unter Punkt 1 hinzuweisen; sie sind diesem Bericht beizufügen.)

- 6. Etwaige zusätzliche Bemerkungen:
- V. Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung
- 1. Feststellung

Neuheit (N)

Ja: Ansprüche 1-6

Nein: Ansprüche

Erfinderische Tätigkeit (IS)

Ja: Ansprüche 1-6

Nein: Ansprüche

Gewerbliche Anwendbarkeit (IA)

Ja: Ansprüche: 1-6

Nein: Ansprüche:

2. Unterlagen und Erklärungen:

siehe Beiblatt





INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

Internationales Aktenzeichen PCT/EP 03/05328

Zu Punkt V

Begründete Feststellung hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung

Es wird auf die folgenden Dokumente verwiesen:

D1: US-A-4 777 379 (YOUNG DANNY J) 11. Oktober 1988 (1988-10-11)

D2: EP-A-0 515 961 (ABB PATENT GMBH) 2. Dezember 1992 (1992-12-02)

D3: DE 38 13 538 A (STANDARD ELEKTRIK LORENZ AG) 2. November 1989 (1989-11-

02)

D4: EP-A-0 117 198 (GEN EQUIP MED SA) 29. August 1984 (1984-08-29)

Die vorliegende Erfindung betrifft eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten.

Aufgabe der Erfindung ist es, eine Schaltungsanordnung anzugeben, mit der zwei Lasten unabhängig voneinander geschaltet werden können, ohne daß dazu die Verwendung von zwei Halbleiterschaltern erforderlich ist.

Diese Aufgabe wird durch eine Schaltungsanordnung mit einem einzelnen Halbleiterschalter gelöst, wobei eine Phasenerkennungsvorrichtung vorgesehen ist, durch die die positive oder negative Phase der Wechselspannung erkennbar ist und der Halbleiterschalter so angesteuert wird, daß jede Last mit nur einer Halbwelle der am Eingang anliegenden Wechselspannung versorgt wird.

Die in den Ansprüchen 1 und 6 der vorliegenden Anmeldung für diese Aufgabe vorgeschlagene Lösung wird durch die im Recherchenbericht zitierten Dokumente weder vorweggenommen noch nahegelegt:

D1 (siehe Fig. 1) offenbart eine Vorrichtung zur Versorgung von zwei unabhängigen Lasten mit einer Wechselspannung, wobei zwei Relais jede Last wechselnd mit einer Halbwelle versorgen. Ein Hinweis darauf, ein einziges Relais anzuwenden, ist diesem Dokument nicht zu entnehmen.

D2 offenbart eine Schaltung zur Steuerung einer einzigen Last durch zwei in Reihe liegende Transistoren, wobei die beiden Transistoren so gesteuert sind, daß jede der



INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

Internationales Aktenzeichen PCT/EP 03/05328

beiden Halbwellen des Wechselstroms nur einen Transistor auf dem Weg zur Last durchfließen muß.

D3 beschreibt (siehe Abbildung 3) eine Schaltungsanordnung zur Speisung von zwei Wechselstromverbrauchern, die bezüglich der Polarität der Wechselstromhalbwellen durch zwei Thyristoren asymmetrisch gespeist werden. Ein Hinweis darauf, nur einen Thyristor für die beiden Verbraucher zu verwenden, ist auch diesem Dokument nicht zu entnehmen.

D4 offenbart eine Schaltungsanordnung mit einem Transformator, bei dem zwei gegenphasige Ausgänge an der Sekundärwicklung vorgesehen sind, die durch Gleichrichterdioden zwei Lasten mit einem Wechselstrom speisen. Diese Anordnung weist keine Halbleiterschalter auf und liegt weit ab vom Gegenstand der Ansprüche 1 und 6.

Der Gegenstand der Ansprüche 1 und 6 erfüllt somit die Erfordernisse des Artikels 33(2)-(4) PCT.

Die Ansprüche 2-5 sind vom Anspruch 1 abhängig und erfüllen damit ebenfalls die Erfordernisse des PCT in bezug auf Neuheit und erfinderische Tätigkeit.

PCTC 2 4 JAN 2003

INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

	kei 18 sowie Regel		über die Übermittung des Internationalen
Aktenzeichen des Anmelders oder Anwalte	WEITERES VORGEHEN	Recherchenber	Ichts (Formblatt PC1/ISA/220) sowie, soweit estehender Punkt 5
P2002,0626W0 Internationales Aktenzeichen	Internationales Ann	neldedatum	(Frühestes) Prioritätsdatum (Tag/Monat/Jahr)
PCT/EP 03/05328	(Tag/Monal/Jahr) 21/05	5/2003	25/07/2002
Anmelder			
Allifeide	٠		
AUSTRIAMICROSYSTEMS AG			
Dieser Internationale Recherchenbericht wurd Artikel 18 übermittelt. Eine Kopie wird dem In	ie von der Internation ternationalen Büro üt	nalen Recherchenbel permittelt.	hörde erstellt und wird dem Anmelder gemäß
Dieser Internationale Recherchenbericht umfa X Darüber hinaus liegt ihm jed	aßt insgesamt <u>03</u> weils eine Kople der li	Blätt n diesem Bericht gei	er. nannten Unterlagen zum Stand der Technik bel.
1. Grundlage des Berichts			All all de Compto
a. Hinsichtlich der Sprache ist die inte durchgeführt worden, in der sie ein	Beleicut Motoct actour		der Internationalen Anmeldung in der Sprache It nichte anderes angegeben ist.
Die internationale Recherch	ne ist auf der Grundla	ige einer bei der Beh	iórde eingereichten Übersetzung der Internationalen
b. Hinsichtlich der in der Internationale	en Anmeldung offenbi Sequenzprotokolis du	arten Nucleotid- ur ırchgeführt worden,	nd/oder Aminosäuresequenz ist die internationale das
In der Internationalen Anme	aldung in Schrifficher i	rommuterlesbarer f	Form eingereicht worden ist.
zusammen mit der internati bei der Behörde nachträgild	onalen Aimeldung in	m eingereicht worde	n let.
	ah la computerlesher	er Form eingereicht '	worden ist.
Die Erklärung, daß das nac	chträglich eingereichte	e schriftliche Sequer t binsusgeht, wurde	vorgelegt.
Internationalen Antiterdung Die Erklärung, daß die in c wurde vorgelegt.	omputerlesbarer Forr	m erfaßten Informatio	onen dem schriftlichen Sequenzprotokoli entsprechen,
. 1			
Bestimmte Ansprüche hi	abon sich als nicht r	recherchierbar erwi	esen (siehe Feid I).
3. Mangeinde Einheitlichke	it der Erfindung (siel	he Feld II).	
4. Hinsichtlich der Bezeichnung der Erfi	ndung		
wird der vom Anmelder ein	igereichte Wortlaut ge	enehmigt.	
wurde der Wortlaut von de	r Behörde wie folgt fe	esigeseizi:	ANANGIGEN MIT EINER GLEICHGERICHT
SCHALTUNGSANORDNUNG ZU ETEN WECHSELSPANNUNG	R STEUERUNG V BETREIBBAREN	LASTEN	BHĀNGIGEN MIT EINER GLEICHGERICHT
5. Hinsichtlich der Zusammenfassung	م در ماهد عدد غوران	nonehmint	
Anmelder kann der Benor	Regel 36.2b) in der in de innerhalb eines Mo Stellungnahme vorled	onats nach dem Dat den.	en Fassung von der Behörde festgesetzt. Der um der Absendung dieses internationalen
6. Folgende Abblidung der Zeichnunger	n let mit der Zusamme	enfassung zu veröffe	kelne der Abb.
Wie vom Anmeider vorgee	chlagen		
well der Anmelder selbst i	kelne Abblidung vorge	eschlagen hat.	
well diese Abbildung die E	Erfindung besser kent	nzeichner	

ationales Aktenzeichen EP 03/05328

a. Klassifizierung des anmeldungsgegenstandes PK 7 H03K17/00 H02J3/00 H02J3/00

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchlerter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole) IPK 7 H03K H02J

Recherchlerte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchlerten Gebiete fallen

Während der Internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

EPO-Internal, WPI Data, PAJ

C	. ALS	WESENTLICH ANGESEHENE UNTERLAGEN	
---	-------	----------------------------------	--

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Telle	Betr. Anspruch Nr.
A	US 4 777 379 A (YOUNG DANNY J) 11. Oktober 1988 (1988-10-11) Spalte 2, Zeile 58 -Spalte 4, Zeile 47; Abbildung 1	1,6
A	EP 0 515 961 A (ABB PATENT GMBH) 2. Dezember 1992 (1992-12-02) Spalte 4, Zeile 8 -Spalte 6, Zeile 29; Abbildung 1	1,6
A	DE 38 13 538 A (STANDARD ELEKTRIK LORENZ AG) 2. November 1989 (1989-11-02) Spalte 6, Zeile 2 - Zeile 42; Abbildung 3	1,6
A	EP 0 117 198 A (GEN EQUIP MED SA) 29. August 1984 (1984-08-29) Abb1ldung 1	1,6

Wellere Veröffentlichungen sind der Fortsetzung von Feld C zu

- Siehe Anhang Patentfamilie
- Besondere Kategorien von angegebenen Veröffentlichungen
- "A" Veröffentlichung, die den aligemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist
- 'E' äfferes Dokument, das jedoch erst am oder nach dem internationalen Anmeldedsturn veröffentlicht worden ist
- "L" Veröffentillchung, die geeignet ist, einen Prioritätsanspruch zweiteinaft er-scheinen zu lassen, oder durch die das Veröffentillchungsdatum einer anderen im Recherchenbericht genannten Veröffentillchung belegt werden soil oder die aus einem anderen besonderen Grund angegeben ist (wie

- Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Priorhätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundellegenden Prinzips oder der ihr zugrundellegenden Theorie angegeben ist
- Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden
- Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung veronemicrung von pesonogrer peceutung, die beanspruchte Emhalt kann nicht als auf erfinderlacher Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann nahellegend ist
- *&* Veröffentlichung, die Mitglied derselben Patendamilie ist

Absendedatum des Internationalen Recherchenberichts

Datum des Abschlusses der Internationalen Recherche

22/09/2003

Bevollmächtigter Bediensteter

15. September 2003

Santos, P

Name und Postanschrift der Internationalen Recherchenbehörde Europäisches Petentamt, P.B. 5818 Patentiaan 2 NL – 2260 HV Rijswijk Tel. (+31-70) 840-2040, Tx. 31 651 epo ni, Fax (+31-70) 340-3018

2 .

()

-::/2

Angaben zu Veröffentlich

pationales Aktenzeichen die zur selben Patentlamille gehören, /EP 03/05328

	Im Recherchenbericht angeführtes Patentdokument		Datum der Veröffentlichung		Datum der Veröffentlichung			
US	4777379	Α	11-10-1988	KEINE				
EP	0515961	A	02-12-1992	DE EP	4117122 A1 0515961 A1	26-11-1992 02-12-1992		
DE	3813538	Α	02-11-1989	DE	3813538 A1	02-11-1989		
EP	0117198	A	29-08-1984	FR DE EP US	2541532 A1 3460920 D1 0117198 A1 4777380 A	24-08-1984 13-11-1986 29-08-1984 11-10-1988		

r(j)

VERTRAG ÜE DIE INTERNATIONALE ZUSAMENARBEIT AUF DEM GEBIET DES PATENTWESENS

PCT

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)

0 6 SEP 2004

						WIPO	PCT
		des Anmelders oder A SWO N	WEITERE	S VORGEHEN	siehe Mitteilung vorläufigen Prü	über die Übersend fungsberichts (Form	ung des internationalen iblatt PCT/IPEA/416)
Internationales Aktenzeichen PCT/EP 03/05328		Internationa 21.05.200	les Anmeldedatum <i>(</i> 03	Tag/Monat/Jahr)	Prioritätsdatum (T 25.07.2002	ag/Monat/Jahr)	
			PK) oder nationale Kla	ssifikation und IPK		<u> </u>	
H03K			Try oder (Idao) ale Tal				
Anmelo		MICROSYSTEMS	AG et al.				
1. i	Diese	r internationale vorla ragten Behörde ers	äufige Prüfungsberid tellt und wird dem A	cht wurde von der r nmelder gemäß A	mit der internati rtikel 36 übermi	onalen vorläufiger ttelt.	n Prüfung
2.			insgesamt 5 Blätte				
	Außerdem liegen dem Bericht ANLAGEN bei; dabei handelt es sich um Blätter mit Beschreibungen, Ansprüchen und/oder Zeichnungen, die geändert wurden und diesem Bericht zugrunde liegen, und/oder Blätter mit vor dieser Behörde vorgenommenen Berichtigungen (siehe Regel 70.16 und Abschnitt 607 der Verwaltungsrichtlinien zum PCT).						
	Diese Anlagen umfassen insgesamt Blätter.						
3.	Diese	er Bericht enthält Ar	ngaben zu folgender	Punkten:		- · ·	
	1	☑ Grundlage de					•
	n D	□ Priorität					
		☐ Keine Erstell	ung eines Gutachtei	ns über Neuheit, e	rfinderische Tät	igkeit und gewerb	liche Anwendbarkeit
N/ CI Mangalada Einheitlichkeit der Erfindung							
	٧	 Mangelnde Einheitlichkeit der Erfindung Begründete Feststellung nach Regel 66.2 a)ii) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und de gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung 					schen Tätigkeit und der stellung
	VI		ngeführte Unterlage				
VII							
	VIII		Bemerkungen zur int		eldung		
Datu	m der	Einreichung des Antra	ags	Dat	um der Fertigstel	lung dieses Berichts	1
25.0	02.20	04		03	.09.2004		
Nam beau	e und	en Behörde	der internationalen Prü	ifung Be	vollmächtigter Be	diensteter	descriptions Pelantente.
-	<u>.,1)</u>	Europäisches Pat	1	Sa	intos, P		
	<u> </u>	Tel. +49 89 2399 - Fax: +49 89 2399	- 0 Tx: 523656 epmu d - 4465	Te	l. +49 89 2399-83	359	to Ollics ontobles

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/EP 03/05328

l.	Grundlage	des	Berichts
----	-----------	-----	-----------------

1. Hinsichtlich der **Bestandteile** der internationalen Anmeldung (Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung nach Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ihm nicht beigefügt, weil sie keine Änderungen enthalten (Regeln 70.16 und 70.17)):

1	Besc	hreibung, Seiten					
	1-7		in der ursprünglich eingereichten Fassung				
	_	Pala Alu					
		prüche, Nr.	in der ursprünglich eingereichten Fassung				
	1-6		in der disprangien eingereierte				
	Zeic	hnungen, Blätter					
	1/2-2		in der ursprünglich eingereichten Fassung				
2.	dia i	ichtlich der Sprache : Al nternationale Anmeldun r diesem Punkt nichts a					
	Die eing	Die Bestandteile standen der Behörde in der Sprache: zur Verfügung bzw. wurden in dieser Sprache singereicht, dabei handelt es sich um:					
		(nach Regel 23.1(b)).	etzung, die für die Zwecke der internationalen Recherche eingereicht worden ist				
- -	□	die Veröffentlichungssp	prache der internationalen Anmeldung (nach Regel 48.3(b)).				
		worden ist (nach Regel	etzung, die für die Zwecke der internationalen vorläufigen Prüfung eingereicht I 55.2 und/oder 55.3).				
3.	Hin: inte	sichtlich der in der interr rnationale vorläufige Pr	nationalen Anmeldung offenbarten Nucleotid- und/oder Aminosäuresequenz ist die üfung auf der Grundlage des Sequenzprotokolls durchgeführt worden, das:				
		in der internationalen A	Anmeldung in schriftlicher Form enthalten ist.				
		zusammen mit der inte	ernationalen Anmeldung in computerlesbarer Form eingereicht worden ist.				
		bei der Behörde nacht	räglich in schriftlicher Form eingereicht worden ist.				
		□ bei der Behörde nachträglich in computerlesbarer Form eingereicht worden ist.					
		Die Erklärung, daß das Offenbarungsgehalt de	s nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den er internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.				
		Die Erklärung, daß die Sequenzprotokoll ents	e in computerlesbarer Form erfassten Informationen dem schriftlichen sprechen, wurde vorgelegt.				
4	. Au	fgrund der Änderungen	sind folgende Unterlagen fortgefallen:				
		Beschreibung,	Seiten:				
		Ansprüche,	Nr.:				
		Zeichnungen,	Blatt:				

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen

PCT/EP 03/05328

5. 🗆	Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich
	eingereichten Fassung hinausgehen (Regel 70.2(c)).

(Auf Ersatzblätter, die solche Änderungen enthalten, ist unter Punkt 1 hinzuweisen; sie sind diesem Bericht beizufügen.)

6. Etwaige zusätzliche Bemerkungen:

V. Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung

1. Feststellung

Neuheit (N)

Ja: Ansprüche 1-6

..............................

Nein: Ansprüche Ja: Ansprüche 1-6

Erfinderische Tätigkeit (IS)

Nein: Ansprüche

Gewerbliche Anwendbarkeit (IA)

Ja: Ansprüche: 1-6

Nein: Ansprüche:

2. Unterlagen und Erklärungen:

siehe Beiblatt

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

Zu Punkt V

Begründete Feststellung hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser **Feststellung**

Es wird auf die folgenden Dokumente verwiesen:

D1: US-A-4 777 379 (YOUNG DANNY J) 11. Oktober 1988 (1988-10-11)

D2: EP-A-0 515 961 (ABB PATENT GMBH) 2. Dezember 1992 (1992-12-02)

D3: DE 38 13 538 A (STANDARD ELEKTRIK LORENZ AG) 2. November 1989 (1989-11-02)

D4: EP-A-0 117 198 (GEN EQUIP MED SA) 29. August 1984 (1984-08-29)

Die vorliegende Erfindung betrifft eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten.

Aufgabe der Erfindung ist es, eine Schaltungsanordnung anzugeben, mit der zwei Lasten. unabhängig voneinander geschaltet werden können, ohne daß dazu die Verwendung von zwei Halbleiterschaltern erforderlich ist.

Diese Aufgabe wird durch eine Schaltungsanordnung mit einem einzelnen Halbleiterschalter gelöst, wobei eine Phasenerkennungsvorrichtung vorgesehen ist, durch die die positive oder negative Phase der Wechselspannung erkennbar ist und der Halbleiterschalter so angesteuert wird, daß jede Last mit nur einer Halbwelle der am Eingang anliegenden Wechselspannung versorgt wird.

Die in den Ansprüchen 1 und 6 der vorliegenden Anmeldung für diese Aufgabe vorgeschlagene Lösung wird durch die im Recherchenbericht zitierten Dokumente weder vorweggenommen noch nahegelegt:

D1 (siehe Fig. 1) offenbart eine Vorrichtung zur Versorgung von zwei unabhängigen Lasten mit einer Wechselspannung, wobei zwei Relais jede Last wechselnd mit einer Halbwelle versorgen. Ein Hinweis darauf, ein einziges Relais anzuwenden, ist diesem Dokument nicht zu entnehmen.

D2 offenbart eine Schaltung zur Steuerung einer einzigen Last durch zwei in Reihe liegende Transistoren, wobei die beiden Transistoren so gesteuert sind, daß jede der

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT - BEIBLATT

Internationales Aktenzeichen PCT/EP 03/05328

beiden Halbwellen des Wechselstroms nur einen Transistor auf dem Weg zur Last durchfließen muß.

D3 beschreibt (siehe Abbildung 3) eine Schaltungsanordnung zur Speisung von zwei Wechselstromverbrauchern, die bezüglich der Polarität der Wechselstromhalbwellen durch zwei Thyristoren asymmetrisch gespeist werden. Ein Hinweis darauf, nur einen Thyristor für die beiden Verbraucher zu verwenden, ist auch diesem Dokument nicht zu entnehmen.

D4 offenbart eine Schaltungsanordnung mit einem Transformator, bei dem zwei gegenphasige Ausgänge an der Sekundärwicklung vorgesehen sind, die durch Gleichrichterdioden zwei Lasten mit einem Wechselstrom speisen. Diese Anordnung weist keine Halbleiterschalter auf und liegt weit ab vom Gegenstand der Ansprüche 1 und 6.

Der Gegenstand der Ansprüche 1 und 6 erfüllt somit die Erfordernisse des Artikels 33(2)-(4) PCT.

Die Ansprüche 2-5 sind vom Anspruch 1 abhängig und erfüllen damit ebenfalls die Erfordernisse des PCT in bezug auf Neuheit und erfinderische Tätigkeit.

医皮肤 化二氯甲烷



(19) Weltorganisation für geistiges Eigentum Internationales Büro



I CORNA BANKALUK AN CORNA KARAK BANAK BANAK BANAK AN BANDA KARAK BANAK BANAK BANAK BANAK BANAKAN AN KARAKAN KOR

(43) Internationales Veröffentlichungsdatum 19. Februar 2004 (19.02.2004)

PCT

(10) Internationale Veröffentlichungsnummer $WO\ 2004/015865\ A1$

(51) Internationale Patentklassifikation⁷: H03K 17/00, H02J 3/00

(21) Internationales Aktenzeichen: PCT/EP2003/005328

(22) Internationales Anmeldedatum:

21. Mai 2003 (21.05.2003)

(25) Einreichungssprache:

Deutsch

(26) Veröffentlichungssprache:

Deutsch

(30) Angaben zur Priorität: 102 33 876.0 2

25. Juli 2002 (25.07.2002) DE

(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von US): AUSTRIAMICROSYSTEMS AG [AT/AT]; Schloss Premstätten, A-8141 Unterpremstätten (AT).

(72) Erfinder; und

(75) Erfinder/Anmelder (nur für US): THEILER, Helmut [AT/AT]; Packerstr. 88, A-8501 Lieboch (AT).

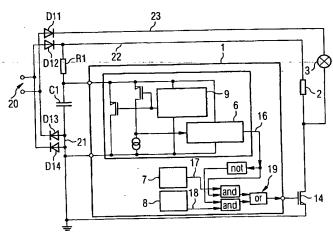
(74) Anwalt: EPPING HERMANN FISCHER PATENTAN-WALTSGESELLSCHAFT MBH; Ridlerstr. 55, 80339 München (DE).

(81) Bestimmungsstaaten (national): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DK, DM, DZ, EC, EE, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NI, NO, NZ, OM, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

[Fortsetzung auf der nächsten Seite]

(54) Title: CIRCUIT ARRANGEMENT FOR CONTROLLING TWO INDEPENDENT LOAD RESISTORS THAT CAN BE OPERATED WITH A RECTIFIED ALTERNATING CURRENT VOLTAGE

(54) Bezeichnung: SCHALTUNGSANORDNUNG ZUR STEUERUNG VON ZWEI UNABHANGIGEN MIT EINER GLEICH-GERICHT ETEN WECHSELSPANNUNG BETREIBBAREN LASTEN



(57) Abstract: The invention relates to a circuit arrangement for controlling two independent load resistors (2, 3) that can be operated with a rectified alternating current voltage. A control unit is provided for generating control signals for a semiconductor switch (14; 24) via which the load resistors (2, 3) can be controlled. In addition, a phase identification device (6) is provided via which a positive or negative phase of the alternating current voltage can be identified. In addition, the control unit comprises a logic unit (19) that combines the control signals (17, 18), via which the load resistors should be disconnected in a controllable manner, with the output signal (19) of the phase identification device (6). This renders each control signal (17, 18) active in another phase of the alternating current voltage. A device containing the inventive circuit arrangement can be realized with an open bridge rectifier whereby enabling one or the other load resistor to be controlled in a phase-dependent manner.

(57) Zusammenfassung: Die Erfindung betrifft eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wech-selspannung betreibbaren Lasten (2, 3). Es ist eine Steuereinheit zur Erzeugung von Ansteuersignalen für einen Halbleiterschalter (14; 24)

WO 2004/015865



(84) Bestimmungsstaaten (regional): europäisches Patent (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR).

Veröffentlicht:

mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

vorgesehen, durch den die Lasten (2, 3) steuerbar sind. Außerdem ist eine Phasenerkennungsvorrichtung (6) vorgesehen, durch die eine positive oder negative Phase der Wechselspannung erkennbar ist. Des weiteren weist die Steuereinheit eine Logikeinheit (19) auf, die Steuersignale (17, 18), durch die die Lasten getrennt ansteuerbar sein sollen, mit dem Ausgangssignal (19) der Phasenerkennungsvorrichtung (6) verknüpft. Dadurch ist jedes Steuersignal (17, 18) in einer anderen Phase der Wechselspannung wirksam. Ein die erfindungsgemäße Schaltungsanordnung beinhaltendes Gerät kann mit einem offenen Brückengleichrichter derart ausgeführt werden, dass phasenabhängig die eine oder die andere Last ansteuerbar ist.

WO 2004/015865

© 2 4 JAI 15 PCT/EP2003/005328

SCHALTUNGSANORDNUNG ZUR STEUERUNG VON ZWEI UNABHÄNGIGEN MIT EINER GLEICHGERICHT ETEN WECHSELSPANNUNG BETREIBBAREN LASTEN

Die Erfindung betrifft eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten.

Viele elektrische Geräte beinhalten zwei Lasten, die getrennt voneinander ansteuerbar sein müssen. Ein Beispiel für ein solches Gerät ist ein Luftbefeuchter, der gleichzeitig eine Lampe als Nachtbeleuchtung besitzt. Der Luftbefeuchter wird dabei von einer Zeitschaltuhr gesteuert, so daß immer während einer bestimmten Zeit, in der beispielsweise das Betriebsgeräusch nicht stört, die entsprechenden Pumpen und Ventilatoren eingeschaltet werden. Zur Ansteuerung der Nachtbeleuchtung gelten andere Regelungen. Diese wird beispielsweise in Abhängigkeit des Meßwertes eines Lichtsensors gesteuert, so daß die Nachtbeleuchtung nur brennt, wenn die Umgebung dunkel ist.

Zur Lösung dieser Aufgabe wird in elektrischen Geräten eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten eingesetzt. Zwar sind elektrische Lasten wie zum Beispiel 25 Lampen auch mit einer Wechselspannung betreibbar, jedoch ist es für das Schalten der Lasten von Vorteil, wenn es sich um eine Gleichspannung handelt. Diese kann mit einem MOSFET oder einem Bipolartransistor geschaltet werden, während die Steuerung von wechselspannungsbetriebenen Lasten wesentlich auf-30 wendiger ausfällt, da sowohl die positive als auch die negative Halbwelle berücksichtigt werden müssen. Die gesteuerten Lasten werden in der Regel mit der üblichen Netzspannung betrieben, da eine niedrigere Betriebsspannung zum einen einen teuren Transformator erforderlich machen würde, zum anderen 35 wäre der auftretende Strom wesentlich höher, so daß die Kabelquerschnitte größer ausgelegt werden müssen und somit die

gesamte Schaltungsanordnung und damit das Gerät teurer wird. Bei einer Netzspannung von 230 Volt ergibt sich für die gleichgerichtete Spannung eine Spitzenspannung von 340 Volt. Dementsprechend müssen für die verwendeten Transistoren zum Schalten der Lasten Typen ausgewählt werden, die diese hohe Spannung schalten können. Bei Schaltungen nach dem Stand der Technik sind also zwei hochspannungsgeeignete Halbleiterschalter zu verwenden, die im Vergleich zur Ansteuerschaltung sehr teuer sind und somit einen hohen Anteil an den gesamten Herstellungskosten besitzen. Der hohe Preis für die verwende-10 ten Hochspannungshalbleiterschalter trägt deswegen auch einen großen Anteil an den Kosten für das gesamte Gerät, da es sich bei elektrischen Geräten der beschriebenen Art um einfach konstruierte Geräte handelt, die zu einem sehr günstigen Preis angeboten werden. 15

Eine prinzipiell bekannte Schaltung aus dem Stand der Technik ist in der Figur 1 dargestellt, die im Rahmen der Figurenbeschreibung näher erläutert werden wird.

20

Da die hochspannungsgeeigneten Halbleiterschalter einen großen Anteil an den gesamten Herstellungskosten tragen, ist es wünschenswert, für die Steuerung von zwei Lasten nicht zwei Halbleiterschalter verwenden zu müssen.

25

30

Aufgabe der Erfindung ist es daher, eine Schaltungsanordnung anzugeben, mit der zwei Lasten unabhängig voneinander geschaltet werden können, ohne daß dazu die Verwendung von zwei Halbleiterschaltern zur Schaltung der Lasten erforderlich ist.

35 T

Diese Aufgabe wird erfindungsgemäß durch eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten gelöst mit einer Steuereinheit zur Erzeugung eines Ansteuersignals für einen Halbleiterschalter, durch den beide Lasten steuerbar sind in Abhängigkeit von je einem Steuersignal pro Last,

3

wobei die Steuereinheit eine Phasenerkennungsvorrichtung aufweist, durch die eine positive oder negative Phase der Wechselspannung erkennbar ist und die ein die momentane Phase beschreibendes Ausgangssignal bereitstellt, und wobei die Steuereinheit eine Logikeinheit aufweist zur Verknüpfung der Steuersignale mit dem Ausgangssignal der Phasenerkennungsvorrichtung zur Bestimmung des Ansteuersignals.

Der Grundgedanke der vorliegenden Erfindung besteht in der

10 Ausnutzung der Tatsache, daß es genügt, eine Last mit nur einer Halbwelle der am Eingang anliegenden Wechselspannung zu versorgen. Während bei einer Schaltungsanordnung aus dem Stand der Technik für beide Lasten die gleiche Halbwelle verwendet wird, ist bei der erfindungsgemäßen Schaltungsanordnung vorgesehen, für jede Last eine andere Halbwelle zu verwenden. Ein elektrisches Gerät kann dann vorteilhaft so gestaltet werden, daß man mit nur einem Halbleiterschalter auskommt.

Die erfindungsgemäße Schaltungsanordnung wird in einem elektrischen Gerät deswegen in Verbindung mit einem Gleichrichter eingesetzt, der in einer offenen Brückenschaltung ausgeführt ist. Während ein Gleichrichterausgang gemeinsam genutzt wird, werden die beiden anderen Gleichrichterausgänge jeweils auf eine Last geführt.

Vorteilhaft ist eine Schaltungsanordnung nach der Erfindung so ausgeführt, daß zur Erzeugung zumindest eines Steuersignals eine Zeitsteuerung vorgesehen ist, während für das andere Steuersignal eine Sensorschaltung vorgesehen werden kann. Beide Ansteuerungsvarianten, also nach Zeit oder in Abhängigkeit eines Sensormeßwertes, können auch miteinander kombiniert werden.

35 Die Erfindung wird nachfolgend anhand von Ausführungsbeispielen näher erläutert. Es zeigt:

4

Figur 1 eine Schaltungsanordnung nach dem Stand der Technik in einem elektrischen Gerät,

Figur 2 eine erfindungsgemäße Schaltungsanordnung und

Figuren 3 und 4 zwei Varianten zur Realisierung einer erfindungsgemäßen Schaltungsanordnung.

Die Figur 1 zeigt eine Schaltungsanordnung 1 zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wech-10 selspannung betreibbaren Lasten, wie sie aus dem Stand der Technik bekannt ist. Dabei ist eine Gleichrichterdiode D1 mit einem Wechselspannungseingang 20 verbunden. Die von der Diode D1 durchgelassenen Halbwellen steht zum Einen zur Spannungs-15 versorgung der Schaltungsanordnung 1 als auch der Lasten 2 und 3 zur Verfügung. Als Lasten 2 und 3 ist beispielsweise ein Heizwiderstand 2 und eine Lampe 3 vorgesehen. Der zweite Anschluß des Wechselspannungseingangs 20 ist mit Masse verbunden. Die Laststromkreise schließen sich über zwei Halbleiterschalter 4 und 5, die die Lasten 2 und 3 jeweils mit Mas-20 sen verbinden. Als Halbleiterschalter sind in dieser Ausführung einer Schaltungsanordnung nach dem Stand der Technik N-Kanal-MOSFETs vorgesehen.

Zu Glättung der durch den Einweggleichrichter D1 auf sehr 25 einfache Weise gleichgerichteten Spannung ist ein Widerstand R1 und ein Kondensator C1 vorgesehen, die für die Spannungsversorgung der Schaltungsanordnung 1 eingesetzt sind. Die Schaltungsanordnung 1 weist eine Kontrollvorrichtung 9 und eine Phasenerkennungsvorrichtung 6 auf. Die Phasenerkennungs-30 vorrichtung 6 erkennt auf Grund der Welligkeit der Eingangsspannung, ob von der Diode D1 gerade eine positive Halbwelle durchgelassen wird, oder ob gerade eine negative Halbwelle anliegt. Die Phasenerkennungsvorrichtung 6 stellt an ihrem Ausgang ein Ausgangssignal 16 bereit, das gleichzeitig eine 35 Zeitsteuerung 7 und eine Sensorschaltung 8 triggert. Diese steuern daraufhin die beiden Halbleiterschalter 4 und 5 an.

5

Wenn also beispielsweise die Sensorschaltung 8 feststellt, daß die Lampe 3 eingeschaltet werden müßte, steuert sie bei Anlegen des Ausgangssignals 16 der Phasenerkennungsvorrichtung 6 den Halbleiterschalter 5 an, damit dieser niederohmig wird und der die Lampe 3 beinhaltende Stromkreis geschlossen wird.

In gleicher Weise steuert die Zeitsteuerung 7 den Halbleiterschalter 4 an, damit dieser den Stromkreis schließt, der den 10 Heizwiderstand 2 beinhaltet.

Die Figur 2 zeigt eine erfindungsgemäße Schaltung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten 2 und 3. Der Bestandteil der Schaltungsanordnung, der die Kontrolleinheit 9 und die Phase-15 nerkennungsvorrichtung 6 beinhaltet, ähnelt dem von Figur 1. Am Ausgang der Phasenerkennungsvorrichtung 6 wird ein Ausgangssignal 16 bereitgestellt, anhand dessen erkennbar ist, daß momentan die positive Phase der Wechselspannung anliegt. Eine Zeitsteuerung 7 erzeugt ein Steuersignal 17, das angibt, 20 ob der Heizwiderstand 2 eingeschaltet sein soll. Eine Sensorschaltung 8 erzeugt ein Steuersignal, das angibt, ob die Lampe 3 eingeschaltet sein soll. Erfindungsgemäß werden diese Steuersignale mit dem Ausgangssignal 16 der Phasenerkennungsvorrichtung 6 verknüpft. Dabei wird jedes Steuersignal 17 und 25 18 mit dem Ausgangssignal 16 verknüpft, wobei das Steuersignal 18 mit dem invertierten Ausgangssignal 16 in einem UND-Glied verknüpft wird, während das Steuersignal 16 dem UND-Glied, das zur Verknüpfung mit dem Steuersignal 17 vorgesehen ist, direkt zugeleitet wird. Die Ausgänge der beiden UND-30 Glieder werden in einer ODER-Verknüpfung miteinander verbunden und das Verknüpfungsergebnis zur Ansteuerung eines Halbleiterschalters 14 bereitgestellt.

Im vorliegenden Fall wird angenommen, daß das Vorliegen einer positiven Halbwelle mit einer logischen "1" signalisiert wird, und daß der Halbleiterschalter 14, im vorliegenden Aus-

führungsbeispiel ein N-Kanal-MOSFET, durchgeschaltet werden soll, wenn die Zeitsteuerung 7 ebenfalls eine "1" ausgibt. Durch die Invertierung erhält das andere UND-Glied bei einer positiven Halbwelle eine logische "0". Bei einer positiven Halbwelle ist es daher unmöglich, am Ausgang des mit der Sensoreinheit 8 verbundenen UND-Gliedes eine "1" zu erhalten, auch wenn das Steuersignal 18 eine logische "1" signalisiert. Bei einer negativen Halbwelle sind die Verhältnisse umgekehrt.

10

15

20

25

Mit anderen Worten bewirkt die Logikeinheit 19, die durch die beschriebenen Logikglieder gebildet wird, daß die Vorgabe der Zeitsteuerung 7 während der positiven Halbwelle berücksichtigt wird, während die Vorgabe der Sensorschaltung 8 während der negativen Halbleiter berücksichtigt wird.

Um sicherzustellen, daß der Schaltzustand des MOSFET 4 nur eine der beiden Lasten 2 und 3 betrifft, ist ein Gleichrichter in einer offenen Brückenschaltung ausgeführt. Der Gleichrichter, der durch die Dioden D11 bis D14 gebildet wird, ist so geschaltet, daß die negativen Halbwellen zu einem gemeinsamen Gleichspannungsausgang 21 durchgelassen werden. Der negative Gleichspannungsausgang 21 ist mit Masse verbunden. Der positive Gleichspannungsausgang 22 und 23 ist zweigeteilt, d. h. die Katoden der Dioden D 11 und D12 sind nicht miteinander verbunden. Statt dessen ist die Katode der Diode D11 mit der Last 3, also der Lampe verbunden, während die Katode der Diode D12 mit dem Heizwiderstand 2 verbunden ist.

Der Spannungsabgriff für die Schaltungsanordnung 11 und damit für die Phasenerkennungsvorrichtung 6 liegt an der Kathode der Diode D12, es wird also die Phase am Gleichspannungsausgang 22 für die Detektion verwendet. Die Detektion einer positiven Halbwelle bedeutet daher, daß während dieser Halbwelle nur durch den Heizwiderstand 2 ein Strom fließt. Das Steuersignal der Zeitschaltung 7, das nur während einer positiven Halbleiter berücksichtigt werden kann, wie oben beschrieben,

7

wirkt sich daher nur auf den Heizwiderstand 2 aus, da durch die Lampe 3 ohnehin kein Strom fließen kann. Bei der negativen Halbwelle verhält es sich umgekehrt, woraus folgt, daß die Sensorschaltung 8 nur für den Schaltzustand der Lampe 3 eine Auswirkung haben kann.

Durch die erfindungsgemäße Schaltungsanordnung ist somit ein elektrisches Gerät realisierbar, welches zur Steuerung von zwei unabhängigen Lasten nur einen MOSFET 14 benötigt. Statt eines MOSFETs 14 kann selbstverständlich auch ein Bipolartransistor verwendet werden, wobei sich nur die ohnehin nicht im Detail gezeigte Ansteuerschaltung zur Ansteuerung des Transistors 14 ändert.

- Das Prinzip der Schaltung von Figur 2 ist in Figur 3 nochmals in einer einfachen, schematischen Darstellung gezeigt, wobei als Halbleiterschalter 14 wiederum ein N-Kanal-MOSFET Verwendung findet. In der Figur 4 wird statt eines N-Kanal-MOSFETs 14 ein P-Kanal-MOSFET 24 eingesetzt. Als weitere Änderung müssen die Dioden in umgekehrter Polung geschaltet werden. Im Vergleich zur Schaltung von Figur 3 ist die Diode 21 umgekehrt gepolt im Vergleich zur Diode D11. Gleiches gilt für die anderen Dioden D22, D23 und D24.
- Die Erfindung ist nicht auf die in Figur 2 dargestellte Ausführung der Logikeinheit 19 beschränkt, sondern es sind auch eine Vielzahl von Variationen dieser Schaltung denkbar. In den Figuren 3 und 4 ist die Logikeinheit 19 als schematische Multiplexer-Schaltung dargestellt, so daß auch sämtliche Schaltungen mit dieser Funktionalität von der Erfindung umfaßt sind.

Patentansprüche

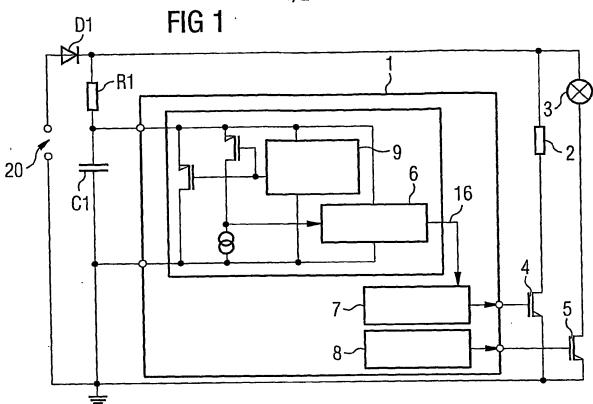
- Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten (2, 3) mit
- einer Steuereinheit (11) zur Erzeugung eines Ansteuersignals 10 für einen Halbleiterschalter (14; 24), durch den die beiden Lasten (2, 3) steuerbar sind in Abhängigkeit von je einem Steuersignal (17, 18) pro Last,
- wobei die Steuereinheit (11) eine Phasenerkennungsvorrichtung 15 (6) aufweist, durch die eine positive oder negative Phase der Wechselspannung erkennbar ist und die ein die momentane Phase beschreibendes Ausgangssignal (16) bereitstellt, und
- wobei die Steuereinheit (11) eine Logikeinheit (19) aufweist 20 zur Verknüpfung der Steuersignale (17, 18) mit dem Ausgangssignal (16) der Phasenerkennungsvorrichtung (6) zur Bestimmung des Ansteuersignals.
 - 2. Schaltungsanordnung nach Anspruch 1,
- 25 dadurch gekennzeichnet, daß zur Erzeugung zumindest eines Steuersignals (17) eine Zeitsteuerung (7) vorgesehen ist.
 - 3. Schaltungsanordnung nach Anspruch 1 oder 2,
- 30 dadurch gekennzeichnet, daß zur Erzeugung zumindest eines Steuersignals (18) eine Sensorschaltung (8) vorgesehen ist.
- 4. Schaltungsanordnung nach einem der Ansprüche 1 bis 3,
 35 dadurch gekennzeichnet, daß die Logikeinheit ein Multiplexer ist.

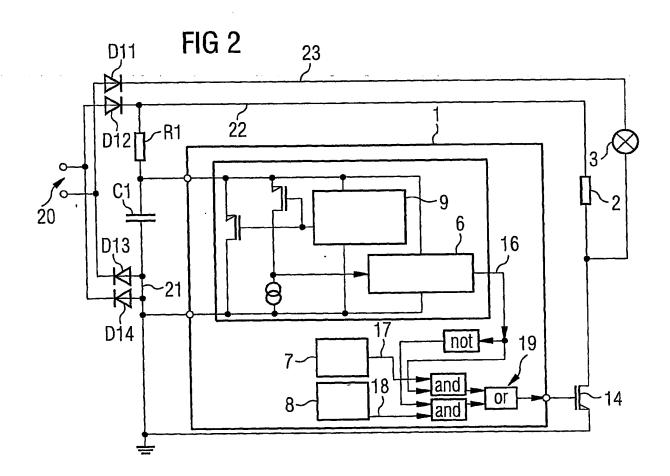
5. Schaltungsanordnung nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, daß die Schaltungsanordnung ein integrierter Schaltungsbaustein ist.

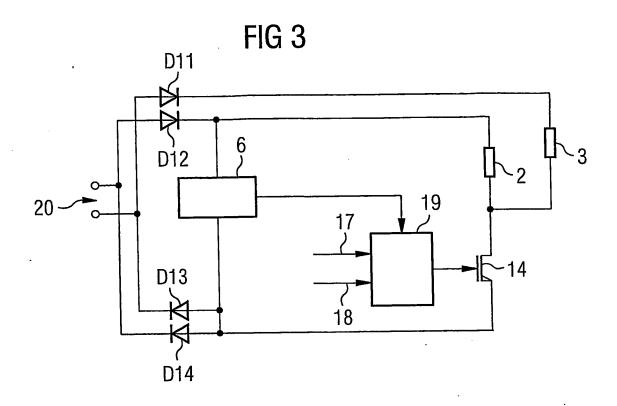
5

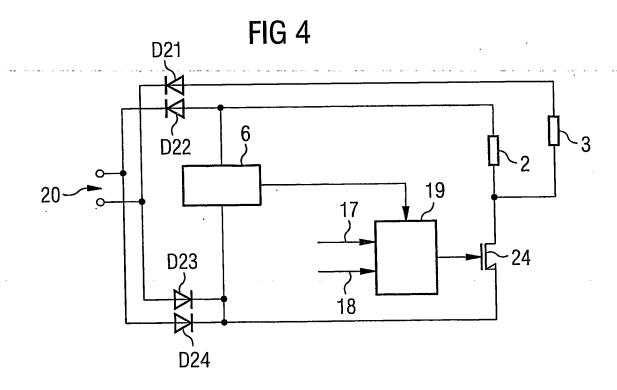
- 6. Elektrisches Gerät mit einem Eingang (20) mit zwei Anschlüssen für eine Wechselspannung,
- einer Schaltungsanordnung (11) nach einem der Ansprüche 1 bis 4 und
- einem Gleichrichter (D11 .. D14), der mit dem Wechselspannungseingang (20) verbunden ist, und der eine gleichgerichtete Spannung bereitstellt zur Versorgung der Lasten (2, 3) und der Schaltungsanordnung (11) zur Steuerung der Lasten (2, 3), wobei der Gleichrichter (D11 .. D14) in einer offenen Brückenschaltung ausgeführt ist, bei der ein gemeinsamer Gleichspannungsausgang (21) mit einem ersten Lastanschluß des Halbleiterschalters (14; 24) verbunden ist und die offenen Gleichspannungsausgänge (22, 23) je auf einen Anschluß einer Last (2, 3) geführt sind, deren jeweils anderer Anschluß mit dem zweiten Lastanschluß des Halbleiterschalters (14; 24) verbunden ist.













INTERNATIONAL SEARCH REPORT

Internal Application No

A. CLASSIFICATION OF SUBJECT MATTER IPC 7 H03K17/00 H02C H02J3/00 According to International Patent Classification (IPC) or to both national classification and IPC B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) HO2J IPC 7 HO3K Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Electronic data base consulted during the International search (name of data base and, where practical, search terms used) EPO-Internal, WPI Data, PAJ C. DOCUMENTS CONSIDERED TO BE RELEVANT Relevant to claim No. Citation of document, with indication, where appropriate, of the relevant passages Category 9 1.6 US 4 777 379 A (YOUNG DANNY J) Α 11 October 1988 (1988-10-11) column 2, line 58 -column 4, line 47; figure 1 EP 0 515 961 A (ABB PATENT GMBH) 1,6 Α 2 December 1992 (1992-12-02) column 4, line 8 -column 6, line 29: figure 1 DE 38 13 538 A (STANDARD ELEKTRIK LORENZ 1,6 Α AG) 2 November 1989 (1989-11-02) column 6, line 2 - line 42; figure 3 EP 0 117 198 A (GEN EQUIP MED SA) 1,6 Α 29 August 1984 (1984-08-29) figure 1 Patent family members are listed in annex. Further documents are listed in the continuation of box C. Special categories of cited documents: *T* later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention "A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international "X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone filing date "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another clation or other special reason (as specified) "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such docu-"O" document referring to an oral disclosure, use, exhibition or ments, such combination being obvious to a person skilled "P" document published prior to the international filing date but later than the priority date claimed "&" document member of the same patent family Date of mailing of the international search report Date of the actual completion of the international search 22/09/2003 15 September 2003 Authorized officer Name and mailing address of the ISA European Patent Office, P.B. 5816 Patentiaan 2 NL – 2280 HV Rijswijk Tel. (+31-70) 340-2040, Tx. 31 651 epo nl, Fax: (+31-70) 340-3016 Santos, P



Intel Intel

Patent document cited in search report		Publication date	Patent family member(s)		Publication date
US 4777379	Α	11-10-1988	NONE		
EP 0515961	Α	02-12-1992	DE EP	4117122 A1 0515961 A1	26-11-1992 02-12-1992
DE 3813538	Α	02-11-1989	DE	3813538 A1	02-11-1989
EP 0117198	A	29-08-1984	FR DE EP US	2541532 A1 3460920 D1 0117198 A1 4777380 A	24-08-1984 13-11-1986 29-08-1984 11-10-1988



INTERNATIONALER RECHERCHENBERICHT

Interiorales Aktenzelchen
PCT/EP 03/05328

A V) ACCIE	TERLING DES ANMEL DUNGSGEGENSTANDES						
IPK 7	L KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES IPK 7 H03K17/00 H02J3/00						
Nach der Inte	ernationalen Patentklassifikation (IPK) oder nach der nationalen Klassifil	kation und der IPK					
B. RECHER	ICHIERTE GEBIETE						
Recherchient IPK 7	ter Mindestprütstoff (Klassifikationssystem und Klassifikationssymbole) H03K H02J						
1111	110511						
Docharchier	te aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, sowe	it diese unter die recherchierten Gebiete f	allen				
neuleidiei	10 abot 110 x 2011 11111000 p. 0.000 p						
Wahaad do	r internationalen Recherche konsultierte elektronische Datenbank (Nam	e der Datenbank und evtl. verwendete S	uchbegriffe)				
F40-111	ternal, WPI Data, PAJ						
	ESENTLICH ANGESEHENE UNTERLAGEN	lor in Retracht kommenden Teile	Betr. Anspruch Nr.				
Kategorie°	Bezeichnung der Veröffentlichung, sowelt erforderlich unter Angabe d	et ill Bendon Kommonden Tono					
	US 4 777 379 A (YOUNG DANNY J)		1,6				
Α	11. Oktober 1988 (1988-10-11)		_,-				
ł	Spalte 2, Zeile 58 -Spalte 4, Zeil	e 47;					
1	Abbildung 1						
A	EP 0 515 961 A (ABB PATENT GMBH)		1,6				
^	2. Dezember 1992 (1992-12-02)						
j .	Spalte 4, Zeile 8 -Spalte 6, Zeile	29;					
Ì	Abbildung 1						
l _A	DE 38 13 538 A (STANDARD ELEKTRIK	LORENZ	1,6				
AG) 2. November 1989 (1989-11-02)							
}	Spalte 6, Zeile 2 - Zeile 42; Abbi	Ildung 3					
A	EP 0 117 198 A (GEN EQUIP MED SA)		1,6				
^	29. August 1984 (1984-08-29)						
	Abbildung 1						
1							
}			l				
 	In a New York and the second day Section 1 and York Sold C 711	X Siehe Anhang Patentfamilie					
	eitere Veröffentlichungen sind der Fortsetzung von Feld C zu unehmen	<u></u>	L.A N				
*Besondere Kategorien von angegebenen Veröffentlichungen : "T" Spätere Veröffentlichung, die nach dem Internationalen Anmeldedatum oder dem Prioritälsdatum veröffentlicht worden ist und mit der oder dem Prioritälsdatum veröffentlicht worden ist und mit der Anmeldung nicht köllicilert, sondern nur zum Verständnis des der							
abe	aber nicht als besonders bedeutsam anzusehen ist Frindung zugrundeliegenden Prinzips oder der ihr zugrundeliegender						
Ann Ann	"E" ätteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist Anmeldedatum veröffentlicht worden ist "X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindu kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf						
enhanden zu lassen, oder durch die das Veröffentlichungsdatum einer erfinderischer Tätigkeit berühend betrachtet werden							
anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt) *Y* Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindur kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen							
O' Veröffentlichung, die sich auf eine mündliche Offenbarung, Veröffentlichungen dieser Kategorie in Veröffentlichungen dieser kategori							
J 'P' Verö	"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist						
	es Abschlusses der internationalen Recherche	Absendedatum des internationalen F	echerchenberichts				
	45 Cantamban 0000	22/09/2003					
	15. September 2003						
Name ur	nd Postanschrift der Internationalen Recherchenbehörde Europäisches Patentamt, P.B. 5818 Patentlaan 2	Bevollmächtigter Bedlensteter					
	Europaiscries Patentaria, P.B. 5616 Patential 2 NL – 2280 HV Rijswijk Tel. (+31–70) 340–2040, Tx. 31 651 epo nl,	Cantas P					
Į.	Fax (+31-70) 340-2040, 1x: 31 651 650 III,	Santos, P					



bnales Aktenzeichen

PCT/EP 03/05328

Im Recherchenbericht angeführtes Patentdokument			Datum der Veröffentlichung	Mitglied(er) der Patentfamille		Datum der Veröffentlichung
US	4777379	A	11-10-1988	KEINE		
EP	0515961	Α	02-12-1992	DE EP	4117122 A1 0515961 A1	26-11-1992 02-12-1992
DE	3813538	Α	02-11-1989	DE	3813538 A1	02-11-1989
EP	0117198	A	29-08-1984	FR DE EP US	2541532 A1 3460920 D1 0117198 A1 4777380 A	24-08-1984 13-11-1986 29-08-1984 11-10-1988

 $z_{n,n};$

25

30

35

P2002,0626

10/521931 DT01 Rec'd PCT/FT 24 JAN 2005

1

Beschreibung

Schaltungsanordnung

5 Die Erfindung betrifft eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten.

Viele elektrische Geräte beinhalten zwei Lasten, die getrennt voneinander ansteuerbar sein müssen. Ein Beispiel für ein solches Gerät ist ein Luftbefeuchter, der gleichzeitig eine Lampe als Nachtbeleuchtung besitzt. Der Luftbefeuchter wird dabei von einer Zeitschaltuhr gesteuert, so daß immer während einer bestimmten Zeit, in der beispielsweise das Betriebsgeräusch nicht stört, die entsprechenden Pumpen und Ventilatoren eingeschaltet werden. Zur Ansteuerung der Nachtbeleuchtung gelten andere Regelungen. Diese wird beispielsweise in Abhängigkeit des Meßwertes eines Lichtsensors gesteuert, so daß die Nachtbeleuchtung nur brennt, wenn die Umgebung dunkel ist.

Zur Lösung dieser Aufgabe wird in elektrischen Geräten eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten eingesetzt. Zwar sind elektrische Lasten wie zum Beispiel Lampen auch mit einer Wechselspannung betreibbar, jedoch ist es für das Schalten der Lasten von Vorteil, wenn es sich um eine Gleichspannung handelt. Diese kann mit einem MOSFET oder einem Bipolartransistor geschaltet werden, während die Steuerung von wechselspannungsbetriebenen Lasten wesentlich aufwendiger ausfällt, da sowohl die positive als auch die negative Halbwelle berücksichtigt werden müssen. Die gesteuerten Lasten werden in der Regel mit der üblichen Netzspannung betrieben, da eine niedrigere Betriebsspannung zum einen einen teuren Transformator erforderlich machen würde, zum anderen wäre der auftretende Strom wesentlich höher, so daß die Kabelquerschnitte größer ausgelegt werden müssen und somit die

+49 89 50032999

20

. 25

3.0

35

gesamte Schaltungsanordnung und damit das Gerät teurer wird. Bei einer Netzspannung von 230 Volt ergibt sich für die gleichgerichtete Spannung eine Spitzenspannung von 340 Volt. Dementsprechend müssen für die verwendeten Transistoren zum 5 Schalten der Lasten Typen ausgewählt werden, die diese hohe Spannung schalten können. Bei Schaltungen nach dem Stand der Technik sind also zwei hochspannungsgeeignete Halbleiterschalter zu verwenden, die im Vergleich zur Ansteuerschaltung sehr teuer sind und somit einen hohen Anteil an den gesamten Herstellungskosten besitzen. Der hohe Preis für die verwendeten Hochspannungshalbleiterschalter trägt deswegen auch einen großen Anteil an den Kosten für das gesamte Gerät, da es sich bei elektrischen Geräten der beschriebenen Art um einfach konstruierte Geräte handelt, die zu einem sehr günstigen Preis angeboten werden. 15

Eine prinzipiell bekannte Schaltung aus dem Stand der Technik ist in der Figur 1 dargestellt, die im Rahmen der Figurenbeschreibung näher erläutert werden wird.

Da die hochspannungsgeeigneten Halbleiterschalter einen großen Anteil an den gesamten Herstellungskosten tragen, ist es wünschenswert, für die Steuerung von zwei Lasten nicht zwei Halbleiterschalter verwenden zu müssen.

Aufgabe der Erfindung ist es daher, eine Schaltungsanordnung anzugeben, mit der zwei Lasten unabhängig voneinander geschaltet werden können, ohne daß dazu die Verwendung von zwei Halbleiterschaltern zur Schaltung der Lasten erforderlich ist.

Diese Aufgabe wird erfindungsgemäß durch eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten gelöst mit einer Steuereinheit zur Erzeugung eines Ansteuersignals für einen Halbleiterschalter, durch den beide Lasten steuerbar sind in Abhängigkeit von je einem Steuersignal pro Last,

+49 89 50032999

30

3

wobei die Steuereinheit eine Phasenerkennungsvorrichtung aufweist, durch die eine positive oder negative Phase der Wechselspannung erkennbar ist und die ein die momentane Phase beschreibendes Ausgangssignal bereitstellt, und wobei die Steuereinheit eine Logikeinheit aufweist zur Verknüpfung der Steuersignale mit dem Ausgangssignal der Phasenerkennungsvorrichtung zur Bestimmung des Ansteuersignals.

Der Grundgedanke der vorliegenden Erfindung besteht in der Ausnutzung der Tatsache, daß es genügt, eine Last mit nur einer Halbwelle der am Eingang anliegenden Wechselspannung zu 10 versorgen. Während bei einer Schaltungsanordnung aus dem Stand der Technik für beide Lasten die gleiche Halbwelle verwendet wird, ist bei der erfindungsgemäßen Schaltungsanordnung vorgesehen, für jede Last eine andere Halbwelle zu verwenden. Ein elektrisches Gerät kann dann vorteilhaft so ge-15 staltet werden, daß man mit nur einem Halbleiterschalter auskommt.

20 Die erfindungsgemäße Schaltungsanordnung wird in einem elektrischen Gerät deswegen in Verbindung mit einem Gleichrichter eingesetzt, der in einer offenen Brückenschaltung ausgeführt ist. Während ein Gleichrichterausgang gemeinsam genutzt wird, werden die beiden anderen Gleichrichterausgänge jeweils auf eine Last geführt. 25

Vorteilhaft ist eine Schaltungsanordnung nach der Erfindung so ausgeführt, daß zur Erzeugung zumindest eines Steuersignals eine Zeitsteuerung vorgesehen ist, während für das andere Steuersignal eine Sensorschaltung vorgesehen werden kann. Beide Ansteuerungsvarianten, also nach Zeit oder in Abhängigkeit eines Sensormeßwertes, können auch miteinander kombiniert werden.

Die Erfindung wird nachfolgend anhand von Ausführungsbeispie-35 len näher erläutert. Es zeigt:

Figur 1 eine Schaltungsanordnung nach dem Stand der Technik in einem elektrischen Gerät,

Figur 2 eine erfindungsgemäße Schaltungsanordnung und

5

Figuren 3 und 4 zwei Varianten zur Realisierung einer erfindungsgemäßen Schaltungsanordnung.

Die Figur 1 zeigt eine Schaltungsanordnung 1 zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wech-10 selspannung betreibbaren Lasten, wie sie aus dem Stand der Technik bekannt ist. Dabei ist eine Gleichrichterdiode D1 mit einem Wechselspannungseingang 20 verbunden. Die von der Diode Dl durchgelassenen Halbwellen steht zum Einen zur Spannungsversorgung der Schaltungsanordnung 1 als auch der Lasten 2 15 und 3 zur Verfügung. Als Lasten 2 und 3 ist beispielsweise ein Heizwiderstand 2 und eine Lampe 3 vorgesehen. Der zweite Anschluß des Wechselspannungseingangs 20 ist mit Masse verbunden. Die Laststromkreise schließen sich über zwei Halbleiterschalter 4 und 5, die die Lasten 2 und 3 jeweils mit Massen verbinden. Als Halbleiterschalter sind in dieser Ausfüh-- 20 rung einer Schaltungsanordnung nach dem Stand der Technik N-Kanal-MOSFETs vorgesehen.

25 Zu Glättung der durch den Einweggleichrichter D1 auf sehr einfache Weise gleichgerichteten Spannung ist ein Widerstand R1 und ein Kondensator C1 vorgesehen, die für die Spannungsversorgung der Schaltungsanordnung 1 eingesetzt sind. Die Schaltungsanordnung 1 weist eine Kontrollvorrichtung 9 und eine Phasenerkennungsvorrichtung 6 auf. Die Phasenerkennungsvorrichtung 6 erkennt auf Grund der Welligkeit der Eingangsvorrichtung 6 erkennt auf Grund der Welligkeit der Eingangsspannung, ob von der Diode D1 gerade eine positive Halbwelle durchgelassen wird, oder ob gerade eine negative Halbwelle anliegt. Die Phasenerkennungsvorrichtung 6 stellt an ihrem Ausgang ein Ausgangssignal 16 bereit, das gleichzeitig eine Zeitsteuerung 7 und eine Sensorschaltung 8 triggert. Diese steuern daraufhin die beiden Halbleiterschalter 4 und 5 an.

٠Ņ,

Wenn also beispielsweise die Sensorschaltung 8 feststellt, daß die Lampe 3 eingeschaltet werden müßte, steuert sie bei Anlegen des Ausgangssignals 16 der Phasenerkennungsvorrichtung 6 den Halbleiterschalter 5 an, damit dieser niederohmig wird und der die Lampe 3 beinhaltende Stromkreis geschlossen wird.

In gleicher Weise steuert die Zeitsteuerung 7 den Halbleiterschalter 4 an, damit dieser den Stromkreis schließt, der den Heizwiderstand 2 beinhaltet.

Die Figur 2 zeigt eine erfindungsgemäße Schaltung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten 2 und 3. Der Bestandteil der Schaltungsanordnung, der die Kontrolleinheit 9 und die Phase-15 nerkennungsvorrichtung 6 beinhaltet, ähnelt dem von Figur 1. Am Ausgang der Phasenerkennungsvorrichtung 6 wird ein Ausgangssignal 16 bereitgestellt, anhand dessen erkennbar ist, daß momentan die positive Phase der Wechselspannung anliegt. Eine Zeitsteuerung 7 erzeugt ein Steuersignal 17, das angibt, 20 ob der Heizwiderstand 2 eingeschaltet sein soll. Eine Sensorschaltung 8 erzeugt ein Steuersignal, das angibt, ob die Lampe 3 eingeschaltet sein soll. Erfindungsgemäß werden diese Steuersignale mit dem Ausgangssignal 16 der Phasenerkennungsvorrichtung 6 verknüpft. Dabei wird jedes Steuersignal 17 und 18 mit dem Ausgangssignal 16 verknüpft, wobei das Steuersi-25 gnal 18 mit dem invertierten Ausgangssignal 16 in einem UND-Glied verknüpft wird, während das Steuersignal 16 dem UND-Glied, das zur Verknüpfung mit dem Steuersignal 17 vorgesehen ist, direkt zugeleitet wird. Die Ausgänge der beiden UND-Glieder werden in einer ODER-Verknüpfung miteinander verbun-30 den und das Verknüpfungsergebnis zur Ansteuerung eines Halbleiterschalters 14 bereitgestellt.

Im vorliegenden Fall wird angenommen, daß das Vorliegen einer positiven Halbwelle mit einer logischen "1" signalisiert 35 wird, und daß der Halbleiterschalter 14, im vorliegenden AusP2002,062

FA. EPPING

führungsbeispiel ein N-Kanal-MOSFET, durchgeschaltet werden soll, wenn die Zeitsteuerung 7 ebenfalls eine "1" ausgibt. Durch die Invertierung erhält das andere UND-Glied bei einer positiven Halbwelle eine logische "0". Bei einer positiven Halbwelle ist es daher unmöglich, am Ausgang des mit der Sensoreinheit 8 verbundenen UND-Gliedes eine "1" zu erhalten, auch wenn das Steuersignal 18 eine logische "1" signalisiert. Bei einer negativen Halbwelle sind die Verhältnisse umgekehrt.

10

15

·//:

Mit anderen Worten bewirkt die Logikeinheit 19, die durch die beschriebenen Logikglieder gebildet wird, daß die Vorgabe der Zeitsteuerung 7 während der positiven Halbwelle berücksichtigt wird, während die Vorgabe der Sensorschaltung 8 während der negativen Halbleiter berücksichtigt wird.

Um sicherzustellen, daß der Schaltzustand des MOSFET 4 nur eine der beiden Lasten 2 und 3 betrifft, ist ein Gleichrichter in einer offenen Brückenschaltung ausgeführt. Der Gleichrichter, der durch die Dioden D11 bis D14 gebildet wird, ist 20 so geschaltet, daß die negativen Halbwellen zu einem gemeinsamen Gleichspannungsausgang 21 durchgelassen werden. Der negative Gleichspannungsausgang 21 ist mit Masse verbunden. Der positive Gleichspannungsausgang 22 und 23 ist zweigeteilt, d. h. die Katoden der Dioden D 11 und D12 sind nicht miteinander 25 verbunden. Statt dessen ist die Katode der Diode D11 mit der Last 3, also der Lampe verbunden, während die Katode der Diode D12 mit dem Heizwiderstand 2 verbunden ist.

Der Spannungsabgriff für die Schaltungsanordnung 11 und damit 30 für die Phasenerkennungsvorrichtung 6 liegt an der Kathode der Diode D12, es wird also die Phase am Gleichspannungsausgang 22 für die Detektion verwendet. Die Detektion einer positiven Halbwelle bedeutet daher, daß während dieser Halbwelle nur durch den Heizwiderstand 2 ein Strom fließt. Das Steu-35 ersignal der Zeitschaltung 7, das nur während einer positiven Halbleiter berücksichtigt werden kann, wie oben beschrieben,

wirkt sich daher nur auf den Heizwiderstand 2 aus, da durch die Lampe 3 ohnehin kein Strom fließen kann. Bei der negativen Halbwelle verhält es sich umgekehrt, woraus folgt, daß die Sensorschaltung 8 nur für den Schaltzustand der Lampe 3 eine Auswirkung haben kann.

Durch die erfindungsgemäße Schaltungsanordnung ist somit ein elektrisches Gerät realisierbar, welches zur Steuerung von zwei unabhängigen Lasten nur einen MOSFET 14 benötigt. Statt eines MOSFETs 14 kann selbstverständlich auch ein Bipolartransistor verwendet werden, wobei sich nur die ohnehin nicht im Detail gezeigte Ansteuerschaltung zur Ansteuerung des Transistors 14 ändert.

- Das Prinzip der Schaltung von Figur 2 ist in Figur 3 nochmals 15 in einer einfachen, schematischen Darstellung gezeigt, wobei als Halbleiterschalter 14 wiederum ein N-Kanal-MOSFET Verwendung findet. In der Figur 4 wird statt eines N-Kanal-MOSFETs 14 ein P-Kanal-MOSFET 24 eingesetzt. Als weitere Änderung müssen die Dioden in umgekehrter Polung geschaltet werden. Im 20 Vergleich zur Schaltung von Figur 3 ist die Diode 21 umgekehrt gepolt im Vergleich zur Diode D11. Gleiches gilt für die anderen Dioden D22, D23 und D24.
- Die Erfindung ist nicht auf die in Figur 2 dargestellte Aus-25 führung der Logikeinheit 19 beschränkt, sondern es sind auch eine Vielzahl von Variationen dieser Schaltung denkbar. In den Figuren 3 und 4 ist die Logikeinheit 19 als schematische Multiplexer-Schaltung dargestellt, so daß auch sämtliche Schaltungen mit dieser Funktionalität von der Erfindung um-30 faßt sind.

8

Patentansprüche

- 1. Schaltungsanordnung zur Steuerung von zwei unabhängigen, 5 mit einer gleichgerichteten Wechselspannung betreibbaren Lasten (2, 3) mit
- einer Steuereinheit (11) zur Erzeugung eines Ansteuersignals für einen Halbleiterschalter (14; 24), durch den die beiden 10 Lasten (2, 3) steuerbar sind in Abhängigkeit von je einem Steuersignal (17, 18) pro Last,
- wobei die Steuereinheit (11) eine Phasenerkennungsvorrichtung (6) aufweist, durch die eine positive oder negative Phase der 15 Wechselspannung erkennbar ist und die ein die momentane Phase beschreibendes Ausgangssignal (16) bereitstellt, und
- wobei die Steuereinheit (11) eine Logikeinheit (19) aufweist zur Verknüpfung der Steuersignale (17, 18) mit dem Ausgangs-20 signal (16) der Phasenerkennungsvorrichtung (6) zur Bestimmung des Ansteuersignals.
 - 2. Schaltungsanordnung nach Anspruch 1,
- gekennzeichnet, dadurch 25 zur Erzeugung zumindest eines Steuersignals (17) eine Zeitsteuerung (7) vorgesehen ist.
 - Schaltungsanordnung nach Anspruch 1 oder 2,
- gekennzeichnet, dadurch Erzeugung zumindest eines Steuersignals (18) eine Sensorschaltung (8) vorgesehen ist.
 - 4. Schaltungsanordnung nach einem der Ansprüche 1 bis 3,
- dadurch gekennzeichnet, die Logikeinheit ein Multiplexer ist.

P2002,0626

9

5. Schaltungsanordnung nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, daß die Schaltungsanordnung ein integrierter Schaltungsbaustein ist.

5

- 6. Elektrisches Gerät mit einem Eingang (20) mit zwei Anschlüssen für eine Wechselspannung,
- einer Schaltungsanordnung (11) nach einem der Ansprüche 1 bis 5 und
- einem Gleichrichter (D11 .. D14), der mit dem Wechselspan-10 nungseingang (20) verbunden ist, und der eine gleichgerichtete Spannung bereitstellt zur Versorgung der Lasten (2, 3) und der Schaltungsanordnung (11) zur Steuerung der Lasten (2, 3), wobei der Gleichrichter (D11 .. D14) in ei-
- ner offenen Brückenschaltung ausgeführt ist, bei der ein 15 gemeinsamer Gleichspannungsausgang (21) mit einem ersten Lastanschluß des Halbleiterschalters (14; 24) verbunden ist und die offenen Gleichspannungsausgänge (22, 23) je auf einen Anschluß einer Last (2, 3) geführt sind, deren
- jeweils anderer Anschluß mit dem zweiten Lastanschluß des 20 Halbleiterschalters (14; 24) verbunden ist.

P2002,062

10

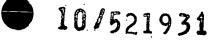
Zusammenfassung

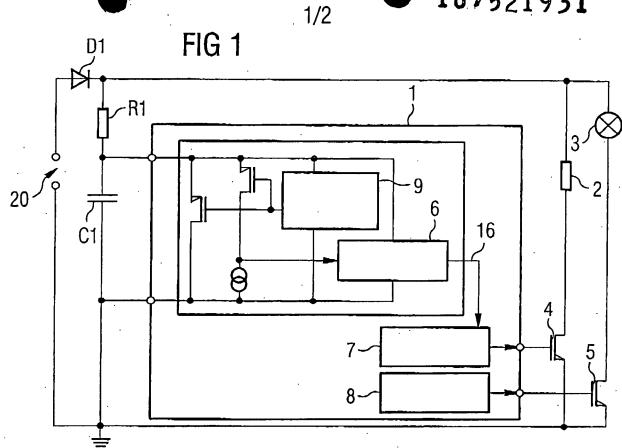
Schaltungsanordnung

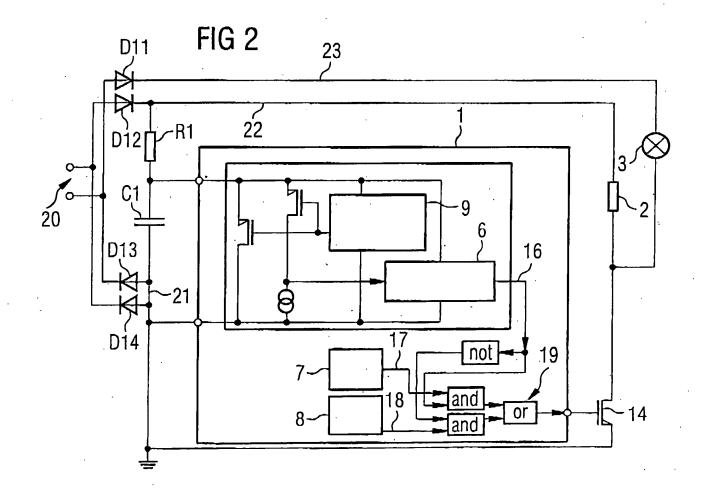
Die Erfindung betrifft eine Schaltungsanordnung zur Steuerung von zwei unabhängigen, mit einer gleichgerichteten Wechselspannung betreibbaren Lasten (2, 3). Es ist eine Steuereinheit zur Erzeugung von Ansteuersignalen für einen Halbleiterschalter (14; 24) vorgesehen, durch den die Lasten (2, 3) 10 steuerbar sind. Außerdem ist eine Phasenerkennungsvorrichtung (6) vorgesehen, durch die eine positive oder negative Phase der Wechselspannung erkennbar ist. Des weiteren weist die Steuereinheit eine Logikeinheit (19) auf, die Steuersignale (17, 18), durch die die Lasten getrennt ansteuerbar sein sol-15 len, mit dem Ausgangssignal (19) der Phasenerkennungsvorrichtung (6) verknüpft. Dadurch ist jedes Steuersignal (17, 18) in einer anderen Phase der Wechselspannung wirksam. Ein die erfindungsgemäße Schaltungsanordnung beinhaltendes Gerät kann mit einem offenen Brückengleichrichter derart ausgeführt wer-20 den, daß phasenabhängig die eine oder die andere Last ansteuerbar ist.

Figur 2

P2002,0626







P2002,0626

2/2

